

Figure - Bug #111220

【Figure】 【EVT】 【SI】 VDD18_OUT上电至0.37V时有433us平台

2022-08-11 17:58 - SZ HW Test-曾小文

Status:	CLOSED	Start date:	2022-08-11
Priority:	High	Due date:	
Assignee:	项目二组_SD3 曾小文	% Done:	0%
Category:	EE	Estimated time:	0.00 hour
Target version:			
Need_Info:	--	Found Version:	2022.08.07
Resolution:	--	Degrated:	--
Severity:	Major	Verified Version:	
Reproducibility:	Every time	Fixed Version:	
Test Type:	Release Test	Root cause:	
Description			
VDD18_OUT上电至0.37V时有433us平台			

History

- #1 - 2022-08-12 15:59 - SZ TPM-罗云进
- Assignee set to SZ-硬件二组_SD3 王苗
- #2 - 2022-08-23 16:28 - SZ HW Test-曾小文
- Subject changed from VDD18_OUT上电至0.37V时有433us平台 to 【Figure】 【EVT】 【SI】 VDD18_OUT上电至0.37V时有433us平台
- #3 - 2022-08-26 10:32 - SZ-硬件二组_SD3 王苗
- File 断开B815测试输出.jpg added

此电压为芯片输出电压，断开电压输出 B815与后级的连接，测试波形依然有台阶，芯片自身有台阶输出，不是设计BUG。

- #4 - 2022-08-26 10:34 - SZ-硬件二组_SD3 王苗
- File 断开B815测试输出.jpg added
- Assignee changed from SZ-硬件二组_SD3 王苗 to 项目二组_SD3 曾小文

此电压为芯片输出电压，断开电压输出 B815与后级的连接，测试波形依然有台阶，芯片自身有台阶输出，不是设计BUG。

- #5 - 2022-09-05 10:35 - 项目二组_SD3 曾小文
- Status changed from New to RESOLVED

确认为芯片自身问题，评审关闭BUG

- #6 - 2022-09-05 11:42 - 项目二组_SD3 曾小文
- Status changed from RESOLVED to VERIFIED

- #7 - 2022-09-05 11:42 - 项目二组_SD3 曾小文
- Status changed from VERIFIED to CLOSED

Files						
REGIN-CH1,VDD18 OUT-CH2,DVDD OUT-CH3	pingtai.png	62.8 KB	2022-08-11	SZ HW Test-曾小文		
REGIN-CH1,VDD18 OUT-CH2,DVDD OUT-CH3	Trising2.png	62.9 KB	2022-08-11	SZ HW Test-曾小文		
断开B815测试输出.jpg		479 KB	2022-08-26	SZ-硬件二组_SD3 王苗		
断开B815测试输出.jpg		479 KB	2022-08-26	SZ-硬件二组_SD3 王苗		