

Status:	进行中 In Progress	Start date:	2022-10-20
Priority:	Low	Due date:	
Assignee:	CD BSP-唐金泽	% Done:	0%
Category:	BSP	Estimated time:	0.00 hour
Target version:			
Description			
使用SXR基线在QCS8250芯片平台上无法启动			

History

#1 - 2022-10-20 14:56 - CD BSP-唐金泽

- File xbl_fail_boot_original.txt added

- Status changed from New to 进行中 In Progress

原始log

#2 - 2022-10-20 14:57 - CD BSP-唐金泽

临时方案，使用SV1（QCS8250）基线的boot_images的git仓，进行替换。

#3 - 2022-10-20 15:00 - CD BSP-唐金泽

最终解决方案，查询到是boot_cdt_array.c文件中，CDT配置不同。

config_data_table[CONFIG_DATA_TABLE_MAX_SIZE]

修改CDT为与SV1（QCS8250）相一致，设备可以正常启动。

#4 - 2022-10-20 15:05 - CD BSP-唐金泽

本地验证成功后，提交patch。

https://dev.thundercomm.com/gerrit/c/general/boot_images/+/156732

预计在基线升级完成后，直接使用SXR2130.la.1.2基线，使用基线的boot_images仓，来合入代码。

Files

xbl_fail_boot_original.txt	1.26 KB	2022-10-20	CD BSP-唐金泽
----------------------------	---------	------------	------------